

企業職缺需求

(1)職稱	運動控制工程師	數位硬體工程師	FPGA 工程師
(2) 工作內容	1. 運動平台系統之電驅整合 2. 控制元件選用與程序修改、運動曲線優化 3. 建立控制架構、控制系統分析 4. 控制演算法開發	硬體加速平台開發：運用高階 FPGA/DSP 設計高速傳輸、快速運算之高階系統卡 1.數位硬體電路架構設計 2.高速訊號介面設計開發	FPGA 有三個研究方向。將依應徵者專長及興趣，發展特定主軸： 1. 影像處理演算法研究：開發應用於機械視覺、瑕疵量檢測系統之 FPGA 演算法 2. 金融交易系統研究：設計低延遲的高頻交易系統 3. 數位儀器電源技術研究：透過 FPGA 進行數位控制，提升數位儀器電源之效能，應用於綠能產業之電源測試 工作內容如下： 1.Verilog HDL 設計 2.AXI4, DDR, PCIe 等高速介面整合應用
(3) 經歷要求	精密運動平台控制相關工作經驗	1. 硬體線路開發經驗 2 年以上 2. 具 MCU/DAC/ADC/FPGA/DSP/ 主機板等電路設計實務經驗尤佳	無經驗可
(4) 所需專業領域要求	1.熟悉馬達伺服系統應用 2.具移動平台的運動控制經驗 3.熟 Matlab、C/C++	1. 熟悉 OrCAD 2. 熟悉量測儀器操作與電路除錯能力 3. 了解 Layout 設計原理 4. 了解 EMC/ESD 測試方法及規範	1. 熟悉 HDL 開發工具 2. 修習過數位邏輯相關課程 3. 具影像處理演算法研究經驗者佳
(5)學歷要求	研究所以上 機械/電機/電子/自動控制工程相關	碩士 電機/電子相關	碩士 電機/電子/資工相關
(6)上班時段	日班	日班	日班

企業職缺需求

(7)管理責任	無	無	無
(8)其他特殊情況說明：如工作地點在外地或是需駕照等等，上述項目之外的該職務需求	無	無	無